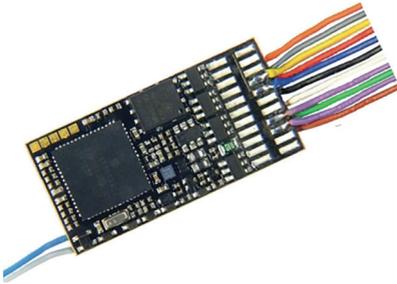


MX645R - Controller- und Anschluss-Seite



Drahtfarben:

orange	Motor rechts
grau	Motor links
weiss	Licht vorne
rot	Schiene rechts
blau	gem. Plus
schwarz	Schiene links
gelb	Licht hinten Lr
violett	Lautsprecher
grün	Funktionsausgang FA1
violett	Lautsprecher
braun	Funktionsausgang FA2

Anordnung der Anschlüsse nach PluX:

Funktions-Ausgang FA3	■ ■	Schalteingang
SUSI (Data) oder Servo 2	■ ■	SUSI (Clock) oder Servo 1
ELKO Plus	■ ■	MASSE (= ELKO Minus)
Motor rechts (orange)	■ ■	Licht vorne Lv (weiß)
Motor links (grau)	■ ■	+ Pluspol (blau)
Schiene rechts (rot)	■ ■	Funktionsausgang FA8
Schiene links (schwarz)	■ ■	Licht hinten Lr (gelb)
Funktionsausgang FA1 (grün)	■ ■	Lautsprecher (violett)
Funktionsausgang FA2 (braun)	■ ■	Lautsprecher (violett)
Funktionsausgang FA5	■ ■	Funktionsausgang FA4
Funktionsausgang FA7	■ ■	Funktionsausgang FA6

Technische Daten

1,2 A Motor-/Gesamtstrom (2,5 A Spitze)
 10 Funktionsausgänge + 2 Servo-Steuerleitungen,
 Energiespeicher-Anschluss für 16V-Elkos
 3 Watt Audio für 4 bis 8 Ohm, 30 x 15 x 4 mm

Die wichtigsten CVs (volle -Beschreibung siehe Betriebsanleitung)			
# 1	1 - 127	3	„Kurze“ Adresse; gilt wenn CV # 29, Bit 5 = 0
# 2	1 - 255	1	Anfahrspannung (niedrigste interne Fahrstufe)
# 3	0 - 255	12	Beschleunigungszeit (sec. von Halt bis volle Fahrt)
# 4	0 - 255	8	Bremszeit (in sec. von voller Fahrt zum Halt)
# 5	0 - 255	220	Maximalgeschwindigkeit (1 entspricht 255)
# 6	32 - 128	1	Mittengeschwindigkeit (int. Fahrstufe halber Regler)
# 7	Read-only	—	SW-Versionsnummer (siehe CV # 65 Subversion)
# 8	Read-only	—	Hersteller ID 145 (= ZIMO), CV # 8 = 8: Reset
# 9	0 - 255	95	EMK-Messlücke (Zehnerstelle) / Abtastrate (Einer)
# 17, 18	128 - 10239		Lange Adresse, wenn CV # 29, Bit 5 = 1
# 19	0 - 127	0	Adresse für Verbundbetrieb (Consist), wenn > 0
# 28	0 - 3	3	RailCom®: Bit 0 = 1: Broadcast Bit 2: Daten
# 29	0 - 63	14	Grundeinstellungen: Bit 3 = 1: RailCom® aktiv Bereich Default Bit 1 = 0: 14 Fahrstufen / = 1: 28 oder 128 Bit 5 = 0/1: Adresse laut CV # 1 # 17, 18
# 33 - 46	—	—	NMRA Function mapping (# 33/34 F0 35, F1, ...)
# 56	1 - 255	33	PID-Regelung: P-Wert (Zehner-), I-Wert (Einerstelle)
# 57	0 - 255	150	Regelfrequenz: max. Motorspannung in Zehntel-V
# 58	0 - 255	180	Regelungseinfluss: Lastausgleich bei Langsamfahrt
# 60	0 - 255	170	Dimmen Funktionsausgänge (0 entspricht 255 = voll)
# 65	Read only	—	SW-Subversion, ergänzend zu CV # 7
# 112	Einzel-Bits	—	Spezielle ZIMO Konfigurations-Einstellungen
# 114	0 - 255	252	Dimm-Maske (Ausschluss Funktionsausgang, Stirn bis FA5)
# 144	Bits 6,7	—	Bit 6 = 1: Prog-Sperre, Bit 7 = 1: Update-Sperre
# 124	Einzel-Bits	—	Rangiertasten (Halbgeschwindigkeit, Beschleunigung deaktivieren) Bit 7 = 1: Logikpegel-Ausgänge statt SUSI-Pins
# 125 - 132	—	—	Funktions-Effekte (# 125/126 Stirnlampe, 127 FA1, ...)
# 250 - 253	Read only	—	Decoder-ID (Typ + Seriennummer)
# 266	0 - 255	90	Gesamtlautstärke

Weitere Informationen zum Sounddecoder finden Sie unter:
<http://www.zimo.at/web2010/documents/handbuch.htm>

